

Bibliographie

Circuits et opérateurs logiques

- Tran Tien Lang, *Electronique numérique*, Masson – 1995.
- J.M. Bernard, J. Hugon, *Pratique des circuits logiques*, Eyrolles – 1987.
- J.P. Vabre, *Analyse binaire et circuits logiques*, Editions Techniques – 1980.
- P. Horowitz, W. Hill, *The art of electronics*, Cambridge University Press – 1983.
- D.A. Hodges, H.G. Jackson, *Analysis and design of digital integrated circuits*, McGraw Hill – 1988.
- J. Millman, A. Grabel, *Microelectronics*, McGraw Hill – 1988 ; existe en traduction française chez le même éditeur.
- Programmable Logic*, Cypress – 1995.
- The Programmable Logic Data Book*, Xilinx.
- Data Book*, ALTERA.
- The TTL Data Book*, Texas Instrument.

Méthodes de synthèse

- J.M. Bernard, *Conception structurée des systèmes logiques*, Eyrolles – 1987 .
- A. Jacques, J.C. Lafont, J.P. Vabre, *Logique programmée et Grafcet*, Ellipse – 1987.
- PAL device Handbook*, Advanced Micro Devices – 1988; référence ancienne qui contient une excellente introduction à la synthèse logique.
- Applications Handbook*, Cypress Semiconductor – 1991.
- FPGA Applications Handbook*, Texas Instrument – 1993.
- F.J. Hill, G.R. Peterson, *Computer aided logical design with emphasis on VLSI*, Jonh Wiley & sons – 1993.
- C. Mead, L. Conway, *Introduction to VLSI systems*, Addison-Wesley – 1980.

Langage VHDL

- J. Weber, S. Moutault, M. Meaudre, *Le langage VHDL – du langage au circuit, du circuit au langage*, 3^{ème} éd., Dunod – 2007.
- R. Airiau, J.M. Bergé, V. Olive, J. Rouillard, *VHDL du langage à la modélisation*, Presses Polytechniques et Universitaires Romandes – 1990.
- Z. Navabi, *VHDL : Analysis and Modeling of Digital Systems*, McGraw Hill – 1993.
- J. Armstrong, *Chip Level Modelling in VHDL*, Prentice Hall – 1988.
- Warp VHDL Synthesis Reference*, Cypress – 1995.
- Introduction to VHDL*, Mentor Graphics – 1992.
- VHDL Reference Manual*, Mentor Graphics – 1994.
- AutoLogic VHDL Reference Manual*, Mentor Graphics – 1994.
- IEEE Standard VHDL Language Reference Manual, Std 1076-1993*, IEEE – 1993.
- IEEE Standard 1076 VHDL Tutorial*, CLSI – 1989.