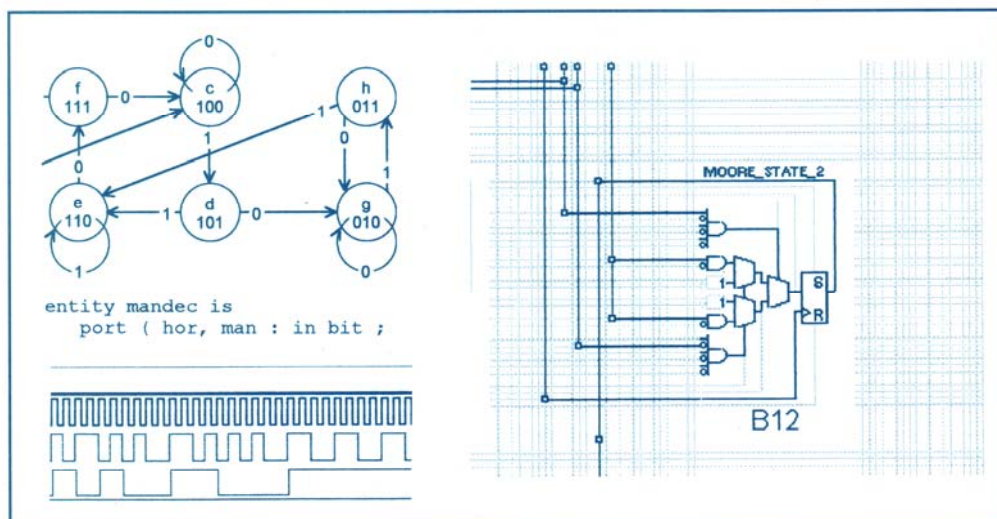


circuits numériques et synthèse logique un outil: VHDL

J. WEBER

M. MEAUDRE



COLLECTION TECHNOLOGIES

de l'Université à l'Industrie

circuits numériques et synthèse logique un outil: VHDL

J. WEBER M. MEAUDRE

L'électronique numérique est présente dans tous les domaines de la vie courante et professionnelle. La conception et la réalisation des fonctions et circuits associés ont beaucoup évolué ces deux dernières décennies: la miniaturisation a permis une intégration plus grande et donc une complexification allant de pair. On trouve couramment plusieurs dizaines de milliers de portes logiques sur un seul circuit. Les outils de conception de ces éléments ont eux aussi subi une évolution remarquable. Leur informatisation permet actuellement la réalisation «à domicile» et surtout un gain de temps et une souplesse appréciables.

Cet ouvrage présente une méthode de conception de tels circuits, associés à un outil de description qui est devenu un standard: le langage VHDL. Les auteurs lient l'apprentissage des bases de l'électronique numérique à la compréhension des concepts des langages de description. Ce livre permettra ainsi au lecteur d'acquérir la maîtrise du processus de synthèse des circuits.

Destiné aux étudiants en électronique (IUT, BTS, seconds et troisièmes cycles universitaires, formations d'ingénieurs), ce livre sera aussi utile aux professionnels soucieux de mettre à jour leurs connaissances ou de découvrir un tel langage de description.

Jacques WEBER, docteur de 3^e cycle, diplômé de l'École supérieure d'électricité, est maître de conférences à l'IUT de Cachan.

Maurice MEAUDRE, diplômé du CNAM, est chef de travaux à l'ENSAM, IUT de Cachan.

Copyright (c) 2007, J. Weber et M. Meaudre. Le contenu de ce document peut être redistribué sous les conditions énoncées dans la Licence pour Documents Libres version 1.1 ou ultérieure.

ISBN : 2-225-84956-0



9 782225 849565